• **9**/**673532**

日本国特許庁

PATENT OFFICE
JAPANESE GOVERNMENT

REC'D 0 3 MAR 2000

WIPO

PCT

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日 Date of Application:

1999年 3月25日

EKU

出 願 番 号 Application Number:

平成11年特許顯第082228号

ソニー株式会社

PRIORITY DOCUMENT

SUBMITTED OR TRANSMITTED IN COMPLIANCE WITH RULE 17.1(a) OR (b)

1999年12月17日

特許庁長官 Commissioner, Patent Office

近 藤 隆



出証番号 出証特平11-3088150

【書類名】 特許願

【整理番号】 9900024006

【提出日】 平成11年 3月25日

【あて先】 特許庁長官殿

【国際特許分類】 H04N 17/06

【発明者】

【住所又は居所】 東京都品川区北品川6丁目7番35号 ソニー株式会社

内

【氏名】 近藤 哲二郎

【発明者】

【住所又は居所】 東京都品川区北品川6丁目7番35号 ソニー株式会社

内

【氏名】 中屋 秀雄

【発明者】

【住所又は居所】 東京都品川区北品川6丁目7番35号 ソニー株式会社

内

【特許出願人】

【識別番号】 000002185

【氏名又は名称】 ソニー株式会社

【代表者】 出井 伸之

【代理人】

【識別番号】 100082131

【弁理士】

【氏名又は名称】 稲本 義雄

【電話番号】 03-3369-6479

【手数料の表示】

【予納台帳番号】 032089

【納付金額】 21,000円

【提出物件の目録】

【物件名】

明細書 1

【物件名】

図面 1

【物件名】

要約書 1

【包括委任状番号】(

9708842

【プルーフの要否】

要

【書類名】 明細書

【発明の名称】 画像処理装置および方法、並びに提供媒体

【特許請求の範囲】

【請求項1】 それぞれが、N個の基本色のうちの1つの色の成分を有する 複数の画素により1枚の画像が構成されている画像データを取得する取得手段と

前記画像データの前記画素のうち、最も高密度の画素の色の成分に基づいて、 前記第1の画像データのクラスを決定するクラス決定手段と、

前記クラス決定手段により決定された前記クラスに基づいて、前記画像データの各画素の、前記N個の基本色の各色の成分を演算する演算手段と

を含むことを特徴とする画像処理装置。

【請求項2】 前記画像データの画素から、所定の画素を予測する予測タップを決定する予測タップ決定手段と、

記第画像データの所定の画素を予測するための予測係数を記憶する記憶手段と をさらに含み、

前記演算手段は、前記予測タップ決定手段により決定された予測タップと、前記クラス決定手段により決定された前記クラスに対応する前記予測係数に基づいて演算を行う

ことを特徴とする請求項1に記載の画像処理装置。

【請求項3】 前記予測タップ決定手段は、前記予測タップとして、前記N個の基本色のすべての色の画素を含める

ことを特徴とする請求項2に記載の画像処理装置。

【請求項4】 それぞれが、N個の基本色のうちの1つの色の成分を有する複数の画素により1枚の画像が構成されている画像データを取得する取得ステップと、

前記画像データの前記画素のうち、最も高密度の画素の色の成分に基づいて、 前記画像データのクラスを決定するクラス決定ステップと、

前記クラス決定ステップの処理により決定された前記クラスに基づいて、前記 画像データの各画素の、前記N個の基本色の各色の成分を演算する演算ステップ بح

を含むことを特徴とする画像処理方法。

【請求項 5】 それぞれが、N個の基本色のうちの1つの色の成分を有する 複数の画素により1枚の画像が構成されている画像データを取得する取得ステップと、

前記画像データの前記画素のうち、最も高密度の画素の色の成分に基づいて、 前記画像データのクラスを決定するクラス決定ステップと、

前記クラス決定ステップの処理により決定された前記クラスに基づいて、前記 画像データの各画素の、前記N個の基本色の各色の成分を演算する演算ステップ と

を含む処理を画像処理装置に実行させるコンピュータが読み取り可能なプログ ラムを提供することを特徴とする提供媒体。

【請求項6】 それぞれが、N個の基本色の成分を有する複数の画素により 1枚の画像が構成されている第1の画像データを取得する取得手段と、

前記第1の画像データから、前記第1の画像データより低解像度の第2の画像 データを生成する生成手段と、

前記第2の画像データの前記画素のうち、最も高密度の画素の色の成分に基づいて、前記第2の画像データのクラスを決定するクラス決定手段と、

前記取得手段により取得された前記第1の画像データ、前記生成手段により生成された前記第2の画像データ、および前記クラス決定手段により決定された前記クラスに基づいて、それぞれが、N個の基本色のうちの1つの色の成分を有する複数の画素により1枚の画像が構成されている第3の画像データから、前記第3の画像データの各画素の、前記N個の基本色の各色の成分を演算するための係数を演算する演算手段と

を含むことを特徴とする画像処理装置。

【請求項7】 それぞれが、N個の基本色の成分を有する複数の画素により 1枚の画像が構成されている第1の画像データを取得する取得ステップと、

前記第1の画像データから、前記第1の画像データより低解像度の第2の画像 データを生成する生成ステップと、 前記第2の画像データの前記画素のうち、最も高密度の画素の色の成分に基づいて、前記第2の画像データのクラスを決定するクラス決定ステップと、

前記取得ステップの処理により取得された前記第1の画像データ、前記生成ステップの処理により生成された前記第2の画像データ、および前記クラス決定ステップの処理により決定された前記クラスに基づいて、それぞれが、N個の基本色のうちの1つの色の成分を有する複数の画素により1枚の画像が構成されている第3の画像データから、前記第3の画像データの各画素の、前記N個の基本色の各色の成分を演算するための係数を演算する演算ステップと

を含むことを特徴とする画像処理方法。

【請求項8】 それぞれが、N個の基本色の成分を有する複数の画素により 1枚の画像が構成されている第1の画像データを取得する取得ステップと、

前記第1の画像データから、前記第1の画像データより低解像度の第2の画像 データを生成する生成ステップと、

前記第2の画像データの前記画素のうち、最も高密度の画素の色の成分に基づいて、前記第2の画像データのクラスを決定するクラス決定ステップと、

前記取得ステップの処理により取得された前記第1の画像データ、前記生成ステップの処理により生成された前記第2の画像データ、および前記クラス決定ステップの処理により決定された前記クラスに基づいて、それぞれが、N個の基本色のうちの1つの色の成分を有する複数の画素により1枚の画像が構成されている第3の画像データから、前記第3の画像データの各画素の、前記N個の基本色の各色の成分を演算するための係数を演算する演算ステップと

を含む処理を画像処理装置に実行させるコンピュータが読み取り可能なプログラムを提供することを特徴とする提供媒体。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明は、画像処理装置および方法、並びに提供媒体に関し、特に、より高精細度の画像を得ることができるようにした画像処理装置および方法、並びに提供媒体に関する。

[0002]

【従来の技術】

デジタルスチルカメラなどにおいて小型化を図る場合、撮像装置としてのCCDには、単板CCDが用いられることが多い。この単板CCDにおいては、図1に示すように、nxmの各画素は、RGBの3原色のうちの所定の色のデータのみを出力する。各画素がどの色のデータを出力するかはCCDの前面に配置された色フィルタアレイによる。

[0003]

例えばGの色フィルタが配置された画素は、Gの成分のデータを出力するが、Rの成分とBの成分は出力しない。Rの色フィルタが配置された画素は、Rの成分のデータは出力するが、Gの成分とBの成分は出力しない。同様に、Bの色フィルタが配置された画素は、Bの色成分は出力するが、Gの色成分とRの色成分は出力しない。

[0004]

しかしながら、画像データに対して各種の処理を行う場合、各画素毎にRGBの色成分が必要となる。そこで、例えばクラス分類適応処理により単板CCDが出力するの複数の画素データから、3板CCD相当出力の画素データを求めるようにしている。すなわち、これにより、n×mのRの画素データ、n×mのGの画素データ、およびn×mのBの画素データが得られる。

[0005]

【発明が解決しようとする課題】

しかしながら、従来、クラス分類適応処理により、このように単板CCD出力から3板CCD相当出力を求める場合、クラスタップとして、RGBの各画素を独立に選択するようにしている。すなわち、Rの画素を予測する場合には、Rの画素だけをクラスタップとし、Gの画素を予測する場合にはGの画素のみを予測タップとし、Bの画素を予測する場合にはBの画素のみを予測タップとするようにしていた。

[0006]

その結果、例えば図1に示すように、単板CCDに色フィルタアレイとして、ベ

イヤー配列のものが用いられるような場合、nxmの画素のうち、RとBは4画素に1個の割合でしか存在しないため、精度の良いクラス分類適応処理を行うことができない課題があった。

本発明はこのような状況に鑑みてなされたものであり、高精度にクラス分類適 応処理を実行することができるようにするものである。

[0007]

【課題を解決するための手段】

請求項1に記載の画像処理装置は、それぞれが、N個の基本色のうちの1つの 色の成分を有する複数の画素により1枚の画像が構成されている画像データを取 得する取得手段と、画像データの画素のうち、最も高密度の画素の色の成分に基 づいて、第1の画像データのクラスを決定するクラス決定手段と、クラス決定手 段により決定されたクラスに基づいて、画像データの各画素の、N個の基本色の 各色の成分を演算する演算手段とを含むことを特徴とする。

[0008]

請求項4に記載の画像処理方法は、それぞれが、N個の基本色のうちの1つの 色の成分を有する複数の画素により1枚の画像が構成されている画像データを取 得する取得ステップと、記画像データの画素のうち、最も高密度の画素の色の成 分に基づいて、画像データのクラスを決定するクラス決定ステップと、記クラス 決定ステップの処理により決定されたクラスに基づいて、画像データの各画素の 、N個の基本色の各色の成分を演算する演算ステップとを含むことを特徴とする

[0009]

請求項5に記載の提供媒体は、それぞれが、N個の基本色のうちの1つの色の成分を有する複数の画素により1枚の画像が構成されている画像データを取得する取得ステップと、画像データの画素のうち、最も高密度の画素の色の成分に基づいて、画像データのクラスを決定するクラス決定ステップと、クラス決定ステップの処理により決定されたクラスに基づいて、画像データの各画素の、N個の基本色の各色の成分を演算する演算ステップとを含む処理を画像処理装置に実行させるコンピュータが読み取り可能なプログラムを提供することを特徴とする。

[0010]

請求項6に記載の画像処理装置は、それぞれが、N個の基本色の成分を有する複数の画素により1枚の画像が構成されている第1の画像データを取得する取得手段と、第1の画像データから、第1の画像データより低解像度の第2の画像データを生成する生成手段と、第2の画像データの画素のうち、最も高密度の画素の色の成分に基づいて、第2の画像データのクラスを決定するクラス決定手段と、取得手段により取得された第1の画像データ、生成手段により生成された第2の画像データ、およびクラス決定手段により決定されたクラスに基づいて、それぞれが、N個の基本色のうちの1つの色の成分を有する複数の画素により1枚の画像が構成されている第3の画像データから、第3の画像データの各画素の、N個の基本色の各色の成分を演算するための係数を演算する演算手段とを含むことを特徴とする。

[0011]

請求項7に記載の画像処理方法は、それぞれが、N個の基本色の成分を有する複数の画素により1枚の画像が構成されている第1の画像データを取得する取得ステップと、第1の画像データから、第1の画像データより低解像度の第2の画像データを生成する生成ステップと、第2の画像データの画素のうち、最も高密度の画素の色の成分に基づいて、第2の画像データのクラスを決定するクラス決定ステップと、取得ステップの処理により取得された第1の画像データ、生成ステップの処理により生成された第2の画像データ、およびクラス決定ステップの処理により決定されたクラスに基づいて、それぞれが、N個の基本色のうちの1つの色の成分を有する複数の画素により1枚の画像が構成されている第3の画像データから、第3の画像データの各画素の、N個の基本色の各色の成分を演算するための係数を演算する演算ステップとを含むことを特徴とする。

[0012]

請求項8に記載の提供媒体は、それぞれが、N個の基本色の成分を有する複数の画素により1枚の画像が構成されている第1の画像データを取得する取得ステップと、第1の画像データから、第1の画像データより低解像度の第2の画像データを生成する生成ステップと、第2の画像データの画素のうち、最も高密度の

画素の色の成分に基づいて、第2の画像データのクラスを決定するクラス決定ステップと、取得ステップの処理により取得された第1の画像データ、生成ステップの処理により生成された第2の画像データ、およびクラス決定ステップの処理により決定されたクラスに基づいて、それぞれが、N個の基本色のうちの1つの色の成分を有する複数の画素により1枚の画像が構成されている第3の画像データから、第3の画像データの各画素の、N個の基本色の各色の成分を演算するための係数を演算する演算ステップとを含む処理を画像処理装置に実行させるコンピュータが読み取り可能なプログラムを提供することを特徴とする。

[0013]

請求項1に記載の画像処理装置、請求項4に記載の画像処理方法、および請求項5に記載の提供媒体においては、最も高密度の画素の色の成分に基づいて、クラスが決定される。

[0014]

請求項6に記載の画像処理装置、請求項7に記載の画像処理方法、および請求項8に記載の提供媒体においては、最も高密度の画素の色の成分に基づいて、決定されたクラスに基づいて、予測係数が演算される。

[0015]

【発明の実施の形態】

図2は、本発明の単板CCDの出力から、より高密度(この例の場合、4倍密度)の画像データを生成する処理の原理を表している。同図に示すように、本発明においては、n×mの単板CCDの出力から、2n×2mのRの画像データ、2n×2mのGの画像データ、および2n×2mのBの画像データが、それぞれ直接演算により生成される。

[0016]

図2は、以上のような原理に従って、被写体を撮像するデジタルスチルカメラの構成例を表している。同図において、レンズ1は、被写体の光を集光し、アイリス2を介して、単板のCCD3に入射させる。CCD3は、入射された光を光電変換し、AGC (Automatic Gain Control) /CDS (Correlated Double Sampling) 回路4に出力する。

[0017]

AGS/CDS回路4は、入力された信号レベルを一定にして出力するとともに、CCD 3において発生する1/f / イズを除去する。さらに、AGC/CDS回路4は、メインCPU (Central Processing Unit) 8からの制御に対応して、電子シャッタの処理も行う。AGC/CDS回路4より出力された信号は、A/D変換器5に入力され、A/D変換された後、画像信号処理回路6に入力される。画像信号処理回路6は、入力された信号に対して、欠陥補正処理、デジタルクランプ処理、ホワイトバランス調整処理、ガンマ補正処理、クラス分類適応処理を用いた補間処理といった処理を行う。画像信号処理回路6に接続されているメモリ12には、画像信号処理回路6が、このような処理を行う場合に、必要に応じて画像データが記憶される。

[0018]

タイミングジェネレータ (TG) 7は、メインCPU 8 からの制御に基づいて、各種のタイミング信号を発生し、CCD 3、AGC/CDS回路 4、A/D変換器 4 5、メインCPU 8 などに出力している。

[0019]

モータ9は、メインCPU8の制御に基づいて、アイリス2を駆動し、レンズ1からCCD3に入射される光の量を制御する。モータ10は、メインCPU8により制御され、レンズ1を制御して、レンズ1のCCD3に対するフォーカス状態を制御する。発光部11は、メインCPU8により制御され、撮像時、被写体に対して、所定の閃光を照射する。

[0020]

記憶メディアインタフェース (I/F) 13は、画像信号処理回路6より出力された画像データを、必要に応じてメモリ14に記憶させ、所定のインタフェース処理を実行した後、記憶メディア15に供給し、記憶させる。記憶メディア15は、デジタルスチルカメラ本体に対して、ユーザが容易に着脱することができる

[0021]

コントローラ16は、メインCPU8の制御の下、画像信号処理回路6と記憶メディアインタフェース13を制御する。メインCPU8に対しては、端子20から

ユーザの各種の指令が入力される。電源部17は、バッテリ18とDC/DCコンバータ19を内蔵しており、DC/DCコンバータ19は、バッテリ18からの電力を所定の値の直流電圧に変換し、各部に供給している。充電可能なバッテリ18は、デジタルスチルカメラに対して、ユーザが着脱することができる。

[0022]

次に、図3のフローチャートを参照して、所定の被写体を撮像し、記憶メディア15に記憶させる処理について説明する。ステップS1において、被写体からの光がレンズ1により集光され、アイリス2を介して、CCD3に集光される。このとき、メインCPU8は、モータ9を制御して、アイリス2を駆動し、CCD3に入射するレンズ1からの光量を所定の値に調整させるとともに、モータ10を制御し、レンズ1の位置を調整させ、フォーカス制御を実行する。

[0023]

メインCPU 8 は、端子 2 0 から、ユーザがレリーズボタン(図示せず)を操作した場合の信号が入力されたか否かを判定し、ユーザがレリーズボタンを操作していない場合には、ステップ S 1 に戻り、それ以降の処理を繰り返し実行する。ステップ S 2 において、レリーズボタンが操作されたと判定された場合、メインCPU 8 は、発光部 1 1 を駆動し、閃光を発生させ、被写体に照射させる。また、このとき、メインCPU 8 は、タイミングジェネレータ 7 を制御し、各種のタイミング信号を発生させる。CCD 3 は、ステップ S 3 において、タイミングジェネレータ 7 からのタイミング信号に同期して、被写体からの光を光電変換し、AGC/CDS回路 4 に出力する。

[0024]

AGC/CDS回路 4 は、ステップS 4 において、CCD 3 より入力された信号の 1 / f のノイズ成分を除去する処理を行った後、所定のレベルの信号として、A/D変換器 5 に出力する。A/D変換器 5 は、ステップS 5 において、AGC/CDS回路 4 より入力された信号をA/D変換し、画像信号処理回路 6 に出力する。画像信号処理回路 6 は、ステップS 6 において、A/D変換器 5 より入力された画像信号を、必要に応じてメモリ 1 2 に記憶させ、適宜処理した後、記憶メディアインタフェース 1 3 に出力する。記憶メディアインタフェース 1 3 に出力する。記憶メディアインタフェース 1 3 は、画像信号処理回路 6 より入

力された画像信号を、必要に応じてメモリ14に記憶させ、インタフェース処理 を実行した後、記憶メディア15に供給する。記憶メディア15は、ステップS 7において、記憶メディアインタフェース13より供給された画像信号を記憶す る。

[0025]

図4は、画像信号処理回路6の構成例を表している。A/D変換器5より入力された単板のCCD3より出力された画像信号は、欠陥補正回路31に入力される。 欠陥補正回路31は、CCD3のうち、光に反応しない画素に対応する成分、あるいは、常に電荷を保持している画素に対応する成分などの欠陥成分を補正する処理を行う。

[0026]

A/D変換器 5 は、負の値がカットされるのを防ぐため、信号値を若干正の方向 ヘシフトさせている。クランプ回路 3 2 は、欠陥補正回路 3 1 より出力された信 号のそのシフト量を元に戻す処理を行う。ホワイトバランス(WB)回路 3 3 は、 クランプ回路 3 2 より入力された R, G, B の各色信号のそれぞれのゲインの補 正を行う。ガンマ補正回路 3 4 は、ホワイトバランス回路 3 3 より入力された信 号の値をガンマ曲線に従って補正する。

[0027]

補間処理部35は、ガンマ補正回路34より出力された信号をクラス分類適応 処理を用いて補間処理する。この補間処理部35は、ガンマ補正回路34より入 力された信号をADRC (Adaptive Dynamic Range Control) 処理回路41を有して いる。このADRC処理回路41は、入力された信号のうち、クラスタップの信号値 にADRC処理を施す。クラス分類回路42は、ADRC処理回路41より出力されたAD RC処理されたクラスタップの信号値からクラスを決定し、クラス番号を出力する 。適応処理回路43は、クラス分類回路42より入力されたクラスに対応する係 数を係数メモリ44から読み出し、ADRC処理回路41、クラス分類回路42を介 して入力された画像信号の予測タップの画素値に乗算して、必要な画素値を演算 する。

[0028]

補正回路36は、補間処理部35の適応処理回路43より入力された信号に対し、エッジ強調などの画像を視覚的に良く見せるために必要な補正処理を行う。 RGBマトリクス回路37は、補正回路36より入力されたRGB信号をそのまま出力するか、あるいは、予め用意されている所定の変換マトリクスを乗算し、YUVなどの信号にフォーマット変換し、出力する。

[0029]

次に、図5のフローチャートを参照して、画像信号処理回路6の処理について説明する。欠陥補正回路31は、ステップS11において、A/D変換器5より入力された画像信号に対して、欠陥画素があればこれを補正する処理を実行する。例えば、光に反応しない画素、または、常に電荷を有している画素に対しては、隣接画素の平均値で置換するなどの処理を行う。ステップS12において、クランプ回路32は、欠陥補正回路31より入力された信号に対して、A/D変換器5におけるオフセット値を補正するためのクランプ処理を行う。ステップS13において、ホワイトバランス回路33は、R,G,Bの各色信号のそれぞれのレベルを適正な白が表現できるレベルに調整する。ガンマ補正回路34は、ステップS14において、ガンマ補正処理を行う。

[0030]

ADRC処理回路41は、ステップS15において入力された信号を、p×g個のブロックに分割し、ステップS16において、各ブロック毎にクラスタップを抽出し、そのクラスタップにADRC処理を施す。

[0031]

クラス分類回路42は、ステップS17において、ADRC処理回路41より入力されたデータから、クラス分類処理を行う。即ち、クラスタップをADRC処理して得られた値に対応するクラスを決定し、そのクラスを適応処理回路43に出力する。適応処理回路43は、ステップS18において、クラス分類回路42より入力されたクラスに対応する予測係数を係数メモリ44から読み出し、その予測係数を対応する予測タップに乗算し、その和を求めることで、予測画素のデータを生成する。

[0032]

次に、ステップS19において、補間処理部35は、全てのブロックについての補間処理が終了したか否かを判定し、まだ処理していないブロックが存在する場合には、ステップS16に戻り、それ以降の処理が繰り返し実行される。

[0033]

ステップS19において、全てのブロックについての補間処理が終了したと判定された場合、ステップS20に進み、補正回路36は、輪郭強調などの画作りのための補正処理を実行する。そして、ステップS21において、RGBマトリクス回路37は、必要に応じて、RGBデータをYUVデータに変換するための(色空間を変換するための)演算を行い、演算結果を出力する。

ここで、クラスタップと予測タップの具体的な例について説明する。例えば図6に示すように、Bの画素を予測画素とする場合、図7に示すように、その予測画素としてのBの上下左右に隣接する4個のGの画素、左側に隣接するGの画素の左上と左下に隣接する2個の画素、さらに、予測画素の右側に隣接するGの画素の右上と右下に隣接する2個の画素の合計8個のGの画素がクラスタップとされる。そして、この場合における予測タップとしては、図8に示すように、中央のBの画素を中心とする5×5のRGBの各成分を含む画素が用いられる。

[0034]

図9に示すように、Rの画素が予測画素とされる場合、図10に示すように、その予測画素の上下左右に隣接する4個のGの画素、左側に隣接するGの画素の左上と左下に隣接する2個のGの画素、さらに、右側に隣接するGの画素の右上と右下に隣接する2個の画素の合計8個のGの画素がクラスタップとされる。この場合における予測タップとしては、図11に示すように、予測画素としてのRの画素を中心とする5×5個のRGBの各色成分を含む25個の画素が用いられる

[0035]

さらに図12に示すように、Gの画素が予測画素である場合、図13に示すように、予測画素としてのGの画素の左上、左下、右上および右下に隣接する4個のGの画素、予測画素から上下方向にRの画素を介して隣接する2個のGの画素、および水平方向にBの画素を介して隣接する2個のGの画素、並びに自分自身

を含む合計9個のGの画素がクラスタップとして用いられる。さらに、この場合における予測タップとしては、図14に示すように、Gの予測画素を含む、その周囲の5×5のRGBの各色成分を含む画素が用いられる。

[0036]

RGBの各値から、輝度Yは、次式に従って演算される。

[0037]

Y = 0.30R + 0.59G + 0.11B

このように、輝度に与える影響はGの成分が最も大きく、従って、図6に示すように、ベイヤー配列の場合においても、Gの成分の画素が最も高密度に配置されている。

[0038]

そこで、クラスタップをGの成分のみから構成すれば、より精度良く、クラスを決定することができ、精度の良いクラス分類適応処理が可能となる。

[0039]

図15は、以上のような適応処理を行うための係数メモリ44に記憶されている予測係数を得るための学習装置の構成例を表している。この学習装置61においては、教師画像としてのデジタル画像データが間引き回路71と教師画像ブロック化回路75に入力されている。この教師画像のデータは、例えば4倍密度の画像のオリジナルの画像データである。間引き回路71は、入力された画像データに対して、撮像系に持たせたい倍率の逆の倍率の色フィルタを想定した間引き処理を行う。その結果、間引き回路71より出力されたデータは、単板のCCD3が出力した画像データに対応する生徒画像のデータとなる。

[0040]

この生徒画像の画像データは、生徒画像ブロック化回路72に入力され、ブロック化される。生徒画像ブロック化回路72は、さらに、各ブロック毎に教師画像の予測画素との対応を取りながら、クラス分類処理を行うためのクラスタップと予測処理を行うための予測タップを抽出する。ADRC処理回路73は、生徒画像ブロック化回路72より入力された画素のうち、予測タップに対してADRC処理を施し、クラス分類回路74に出力する。クラス分類回路74は、ADRC処理回路7

3より入力されたクラスタップのADRC処理された値からクラスを決定し、決定したクラスを演算回路76に出力する。演算回路76にはまた、生徒画像ブロック化回路72から、ADRC処理回路73とクラス分類回路74を介して、予測タップの画像データも供給される。

[0041]

教師画像ブロック化回路 7 5 は、生徒画像におけるクラスタップとの対応を取りながら、教師画像から予測画素を抽出し、演算回路 7 6 に出力する。演算回路 7 6 は、クラス分類回路 7 4 より供給される予測タップと、教師画像ブロック化回路 7 5 より供給される予測画素との対応を取りながら、クラス分類回路 7 4 より供給されるクラス番号に従って、正規方程式を生成し、学習データメモリ 7 7 に供給し、記憶させる。学習データメモリ 7 7 は、演算回路 7 6 より供給される正規方程式のマトリクスの係数を逐次読み込み、記憶する。演算回路 7 8 は、学習データメモリ 7 7 に蓄積された正規方程式のマトリクスを用いて、最小自乗法により正規方程式を解く処理を実行する。これにより、クラス毎の予測係数が得られ、その予測係数は、係数メモリ 7 9 に供給され、記憶される。

[0042]

次に、図16のフローチャートを参照して、学習装置61の動作について説明する。ステップS31において、教師画像ブロック化回路75は、入力された教師画像データをブロック化し、予測画素を抽出して、演算回路76に出力する。ステップS32において、間引き回路71は、教師画像データを間引く処理を実行することで、単板のCCD3が出力する画像データに対応する生徒画像データを生成し、生徒画像ブロック化回路72に出力する。生徒画像ブロック化回路72は、ステップS33において、入力された生徒画像データのブロック化を行い、各ブロック毎に、クラスタップと予測タップを生成する。

[0043]

ADRC処理回路73は、ステップS34において、生徒画像ブロック化回路72より供給された予測タップに対して、ADRC処理を実行し、クラス分類回路74は、ステップS35において、ADRC処理回路73によりADRC処理されたクラスタップに基づいて、クラスコードを決定する。

[0044]

ステップS36において、演算回路76は、クラス分類回路74より供給されたクラス毎に、やはりクラス分類回路74より供給された予測タップと、教師画像プロック化回路75より供給される予測画像に基づいて、正規方程式を生成する処理を実行する。ステップS37において、演算回路76は、全てのブロックについての処理が終了したか否かを判定し、まだ処理していないブロックが存在する場合には、ステップS36に戻り、それ以降の処理を繰り返し実行する。ステップS37において、全てのブロックについての処理が終了したと判定された場合、ステップS38に進み、演算回路78は、学習データメモリ77に記憶された正規方程式を最小自乗法を用いて解く処理を実行する。ステップS39において、演算回路78は、全てのクラスについての正規方程式を解く処理を実行したか否かを判定し、まだ実行していないクラスが残っている場合には、ステップS38に戻り、それ以降の処理を繰り返し実行する。

[0045]

ステップS39において、全てのクラスについての正規方程式を解く処理が完了したと判定された場合、処理は終了される。即ち、このようにして得られた予測係数は、係数メモリ79に供給され、記憶される。この係数メモリ79に記憶された予測係数が、図4の係数メモリ44に記憶されることになる。

[0046]

以上においては、CCD3の色フィルタの例として、図17 (A)に示すベイヤー配列を用いるようにしたが、この他、インタライン配列(図17 (B))、GストライプRB市松配列(図17 (C))、GストライプRB完全市松配列(図17 (D))、ストライプ配列(図17 (E))、斜めストライプ配列(図17 (F))、または、原色色差配列(図17 (G))などとすることができる。

[0047]

あるいはまた、CCD3に対応して設けるフィルタを、原色フィルタではなく、 補色フィルタとすることもできる。この場合、イエロー (Ye)、シアン (Cy)、 マゼンダ (Mg)、および緑 (G)のうちのいずれか1つの値を各画素が有するこ とになる。このとき、色フィルタは、図18に示すように、フィールドインタリ ーブ型(図18(A))、またはストライプ型(図18(B))とすることができる。

[0048]

以上の実施の形態の効果を評価するため、発明者らは、シミュレーションを行った。色フィルタアレイとしては、ベイヤー配列のものを用いた。

[0049]

3板CCD出力相当の画像から、クラス分類適応処理の倍率と画素の位置関係を 考慮した間引き操作により、単板CCD出力相当の画像を作成し、学習装置 6 1 と 同様の処理を行うアルゴリズムで係数を生成した。そして、単板CCDの出力を、 縦と横それぞれ 2 倍ずつの画素数を有する変換処理を、その係数を用いて、クラ ス分類適応処理により補間生成した。

[0050]

教師画像としては、ITのハイビジョン標準画像を9枚使用した。クラスタップおよび予測タップは、図7、図8、図10、図11、図13および図14に示すものを用いた。

[0051]

シミュレーションの結果、R (GまたはBも同様)の画素を予測する場合のクラスタップを、RGBが混合する画素としたときより、エッジや細部の鮮鋭度が向上しており、より高い解像度の画像が得られた。クラス分類適応処理に代えて、線形補間処理についてもシミュレーションしてみたが、クラス分類した方が、解像度も、S/Nも良好な結果が得られた。

[0052]

また、以上においては、単板CCDの出力を3板CCD出力相当の画像データとするようにしたが、それ以外の画像データを生成する場合にも、本発明は適用することが可能である。

[0053]

さらに、本発明はデジタルスチルカメラ以外のビデオカメラ、その他の画像処理装置に適用することが可能である。

[0054]

なお、上記したような処理を行うコンピュータプログラムをユーザに提供する 提供媒体としては、磁気ディスク、CD-ROM、固体メモリなどの記録媒体の他、ネットワーク、衛星などの通信媒体を利用することができる。

[0055]

【発明の効果】

以上の如く、請求項1に記載の画像処理装置、請求項4に記載の画像処理方法、および請求項5に記載の提供媒体によれば、最も高密度の画素の色の成分に基づいて決定されたクラスに基づいて、N個の基本色の各色の成分を演算するようにしたので、より精度良く、画像データを生成することが可能となる。

[0056]

請求項6に記載の画像処理装置、請求項7に記載の画像処理方法、および請求項8に記載の提供媒体によれば、最も高密度の画素の色の成分に基づいて決定されたクラスに対応して、N個の基本色の成分を有する複数の画素により、1枚の画像が構成されている第3の画像データから、N個の基本色の各色の成分を演算するための係数を演算するようにしたので、精密な画像データを得ることが可能な係数を提供することが可能となる。

【図面の簡単な説明】

【図1】

単板CCD出力から、3板CCD相当出力を得る原理を説明する図である。

[図2]

本発明を適用したデジタルスチルカメラの構成例を示すブロック図である。

【図3】

図2のデジタルスチルカメラの動作を説明するフローチャートである。

【図4】

図2の画像信号処理回路6の構成例を示すブロック図である。

【図5】

図4の画像信号処理回路の動作を説明するフローチャートである。

【図6】

予測画素を説明する図である。

【図7】

クラスタップを説明する図である。

【図8】

予測タップを説明する図である。

【図9】

予測画素を説明する図である。

【図10】

クラスタップを説明する図である。

【図11】

予測タップを説明する図である。

【図12】

予測画素を説明する図である。

【図13】

クラスタップを説明する図である。

【図14】

予測タップを説明する図である。

【図15】

図4の係数メモリ44に記憶させる予測係数を学習させる学習装置の構成例を示すブロック図である。

【図16】

図15の学習装置の動作を説明するフローチャートである。

【図17】

原色フィルタ配列の例を示す図である。

【図18】

補色フィルタ配列の例を示す図である。

【符号の説明】

1 レンズ, 3 CCD, 6 画像信号処理回路, 8 メインCPU, 3 1 欠陥補正回路, 3 5 補間処理部, 3 6 補正回路, 4 1 ADRC処理回路, 4 2 クラス分類回路, 4 3 適応処理回路, 4 4 係数メモリ,

特平11-08222

61 学習装置, 71 間引き回路, 72 生徒画像ブロック化回路, 73 ADRC処理回路, 74 クラス分類回路, 75 教師画像ブロック化回路, 76 演算回路, 77 学習データメモリ, 78 演算回路, 79 係数メモリ

【書類名】図面 【図1】

|3板CCD相等出力

			_		_
Œ	Œ	Œ	В	Œ	Œ
Œ	щ	В	Œ	В	ш
Œ	Œ	н	Œ	Ж	Я
Œ	Œ	Œ	В	Œ	Ж
Œ	Œ	Œ	Œ	Œ	œ
nc.	Œ	Œ	Œ	Œ	Œ
Œ	Œ	Œ	Œ	Œ	Œ
æ	Œ	Œ	Œ	Œ	æ

1		O	O	5	ပ	B	ပ	
١		O	ပ	ပ	တ	Э	ග	
1		ပ	ß	ග	ഗ	ව	ဗ	
1		G	ß	ව	Ö	ပ	တ	
		ပ	G	ပ	Э	တ	ပ	
1		ပ	ပ	ပ	တ	ပ	ပ	
-	l	Ö	ū	G	ပ	ග	G	
-		ပ	G	Ö	IJ	G	Ø	
-	,							

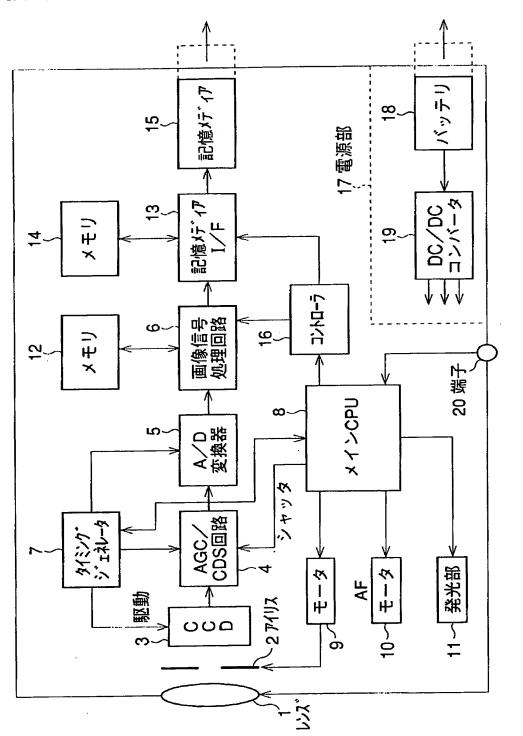
	В	В	Ф	മ	В	В
	В	В	В	В	В	В
1	В	В	В	В	В	В
1	В	В	8	В	മ	മ
1	B	В	മ	В	മ	8
1	В	B	æ	В	മ	m
1	B	B	8	В	മ	m
1	B	В	В	В	В	ω

クラス分類 適応処理

[Œ	ပ	Œ	ပ	Œ	Ø	+ = =
T	മ	В	G	В		B	11.000
I	Œ	၁	Œ	ပ	Я	9	1
t	G	В	ß	В	ß	8	*
İ	Œ	ပ	Œ	ပ	Ж		
	Ö	B	G	В	ပ	മ	
	Я	Ø	Œ	Ø	Œ	ပ	
	ប	æ	ပ	ω	ပ	B	

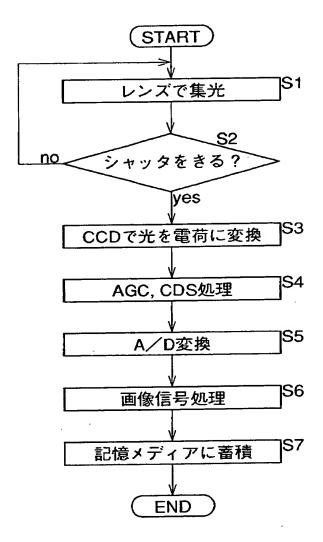
単板CCD出力

【図2】

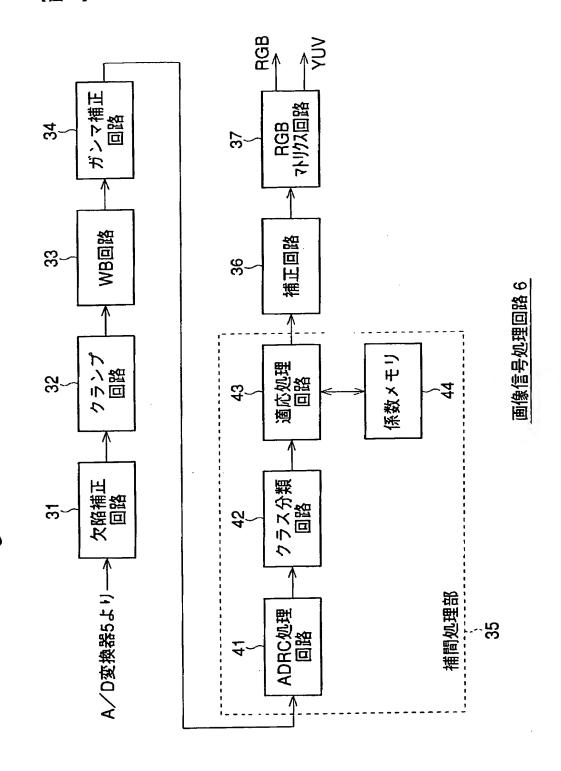


外部コントロール

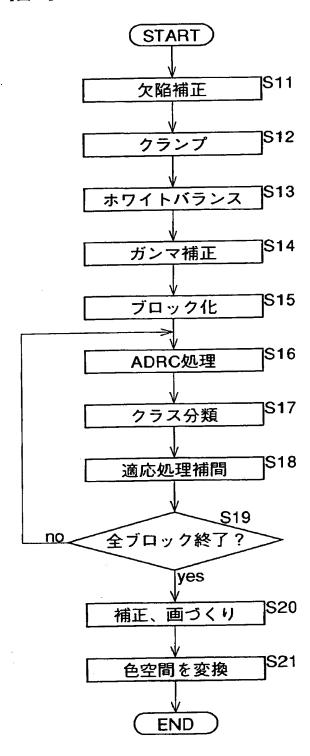
【図3】



【図4】



【図5】



【図6】

R	G	R	G	R	G	R	G
G	В	G	В	G	В	G	В
R	G	R	G	R	G	R	G
G	В	G	В	G	В	G	В
R	G	R	G	R	G	R	G
G	В	G	В	G	В	G	В
R	G	R	G	R	G	R	G
G	В	G	В	G	В	G	В

予測画素

【図7】

R	G	R	G	R	G	R	G
G	В	G	В	G	В	G	В
R	G	R	G	R	Ø	R	G
G	В	G	В	G	В	G	В
R	G	R	G	R	G	R	G
G	В	G	В	G	В	G	В
R	G	R	G	R	G	R	G
G	В	G	В	G	В	G	В

クラスタップ

[図8]

R	G	R	G	R	G	R	G
G	В	G	В	G	В	G	В
R	G	R	G	R	G	Æ	G
G	В	G	В	G	В	G	В
R	G	R	G	R	G	R	G
G	В	G	В	G	В	G	В
R	G	R	G	R	G	R	G
G	В	G	В	G	В	G	В

予測タップ

[図9]

R	G	R	G	R	G	R	G
G	В	G	В	G	В	G	В
R	G	R	G	R	G	R	G
G	В	G	В	G	В	G	В
R	G	R	G	R	G	R	Œ
G	В	G	В	G	В	G	В
R	G	R	G	R	G	R	G
G	В	G	В	G	В	G	В

予測画素

【図10】

R	G	R	G	R	G	R	G
G	В	G	В	G	В	G	В
R	G	R	G	R	G	R	G
G	В	G	В	G	В	G	В
R	G	R	G	R	G	R	G
G	В	G	В	G	В	Ø	В
R	G	R	G	R	G	R	G
G	В	G	В	G	В	G	В

クラスタップ

【図11】

R	G	R	G	R	G	R	G
G	В	G	В	G	В	G	В
R	G	R	G	R	G	R	G
G	В	G	В	G	В	G	В
R	G	R	G	R	G	R	G
G	В	G	В	G	В	G	В
R	G	R	G	R	G	R	G
G	В	G	В	G	В	G	В

予測タップ

【図12】

R	G	R	G	R	G	R	G
G	В	G	В	G	В	G	В
R	G	R	G	R	G	R	G
G	В	G	В	G	В	G	В
R	G	R	G	R	G	R	G
G	В	G	В	G	В	G	В
R	G	R	G	R	G	R	G
G	В	G	В	G	В	G	В

予測画素

【図13】

			,				
R	G	R	G	R	G	R	G
G	В	G	В	G	В	G	В
R	G	R	G	R	G	R	G
G	В	G	В	G	В	G	В
R	G	R	G	R	G	R	G
G	В	G	В	G	В	G	В
R	G	R	G	R	G	R	G
G	В	G	В	G	В	G	В

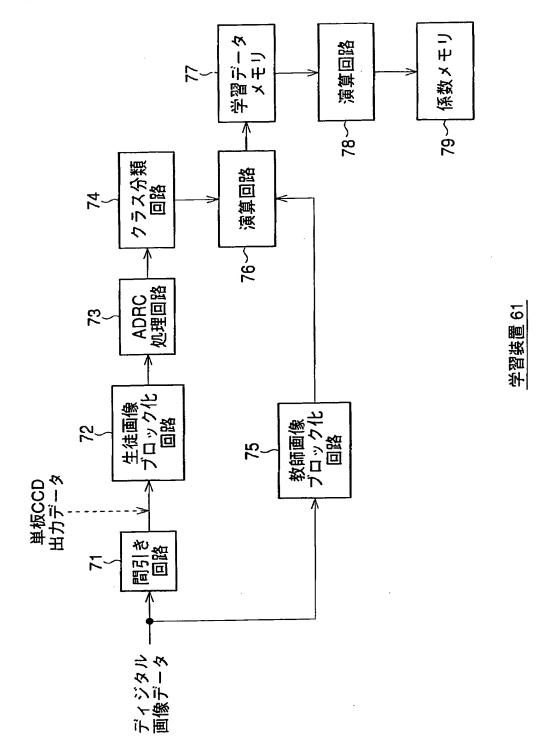
クラスタップ

【図14】

R	G	R	G	R	G	R	G
G	В	G	В	G	В	G	В
R	G	R	G	R	G	R	G
G	В	G	В	G	В	G	В
R	G	R	G	R	G	R	G
G	В	G	В	G	В	G	В
R	G	R	G	R	G	R	G
G	В	G	В	G	В	G	В

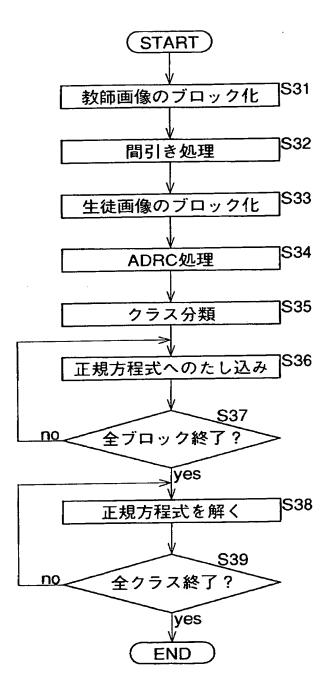
予測タップ





出証特平11-3088150

【図16】



【図17】

В	В	В	æ
ပ	G	g	G
В	В	Я	В
ပ	Э	9	9
	•		
Œ	В	æ	В

Œ	В	В	В
മ	മ	G	G
Я	В	В	В
G	മ	G	G

		,	
Ф	ပ	В	ପ
G	В	G	В
В	മ	В	മ
ව	ar.	G	Œ

Œ	വ	Ж	ß
G	В	9	8
Œ	മ	В	9
ပ	В	9	В

	U
(0)	17。RB市松
	ıŅ

В	Œ	8	9
ß	ອ	Э	R
В	Я	В	9
Э	В	В	Я

ပ	æ	В	9
В	Э	В	8
В	В	9	Я
g	Я	8	ອ

ဗ	ဗ	9	ອ
В	В	В	В
Я	Я	Я	Я
9	G	G	G

(G) 原色色差

 9	7,
В	(F) 1-5-
Œ	_ K
ပ	鈴め

	ァ
_	\checkmark
(H)	ラ
_	_
	K

[図18]

G	С	G	C
G	Y	G	Y
G	С	G	C
Υ	G	Υ	G

Y	G	С	>
Y	G	C	Υ
Y	G	С	Y
Y	G	С	Υ

(A) フィールト・インタリーフ・

(B) ストライプ

【書類名】

要約書

図7

【要約】

【課題】 単板CCD出力から精度の良い3板CCD出力を得るようにする。

【解決手段】 各画素が、RGBの3原色のうちのいずれか1つの色のデータのみを出力する単板CCDの出力から、各画素ごとにR,G,Bの各色成分を有する3板CCD相当出力をクラス分類適応処理により演算する場合、クラスタップとして、最も高密度に配置されているGの成分のみを利用する。

【選択図】

出願人履歴情報

識別番号

[000002185]

1. 変更年月日

1990年 8月30日

[変更理由]

新規登録

住 所

東京都品川区北品川6丁目7番35号

氏 名

ソニー株式会社